

ESERCIZIO

Progettare una rete sequenziale che:

- riceva in **input** un segnale **I** ;
- rilevi la presenza delle *sequenze* 101 e 110, anche sovrapposte.

La rete ha un solo segnale di **output R** tale che:

- **R = 1** se una delle due sequenze è stata rilevata;
- **R = 0** altrimenti.

Si richiede di:

1. Disegnare la macchina a stati finiti;
2. Implementare la macchina mediante una subroutine in assembler Motorola 68000 che interroga una periferica all'indirizzo \$2000 e che riceve il dato (byte corrispondente al carattere '0' o '1') all'indirizzo \$2001 secondo il protocollo in figura.

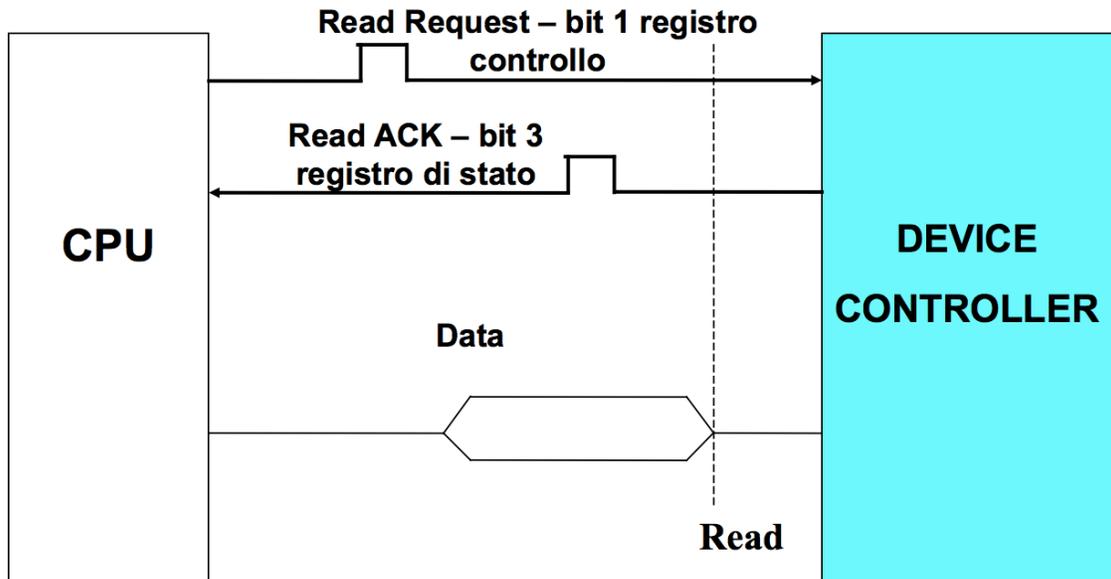


Diagramma degli stati

